

Bild 2.5: Segment- und Deskriptorregister

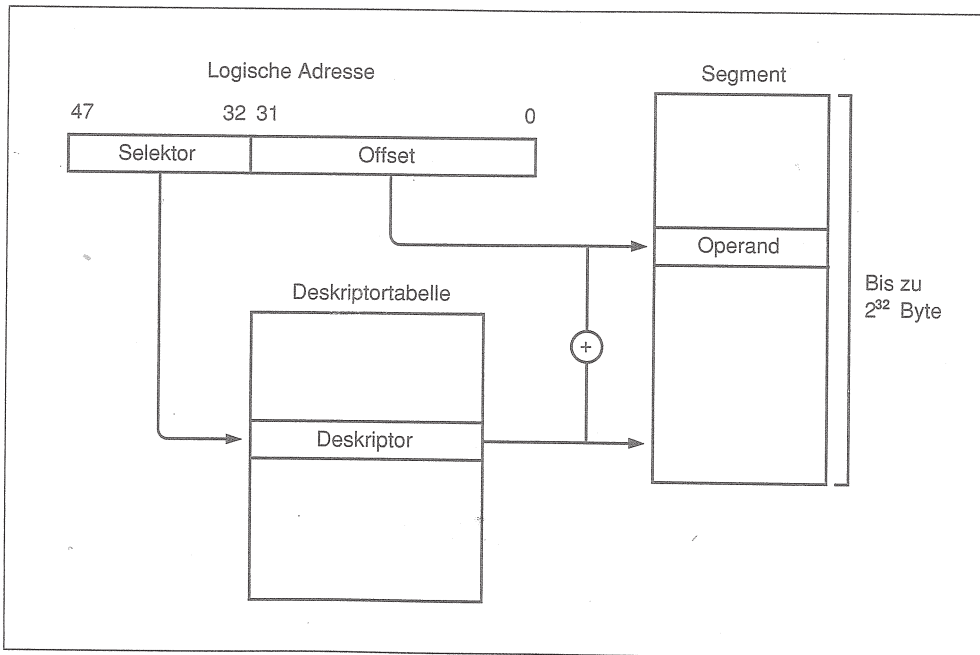


Bild 2.4: Übersetzung logischer Adressen

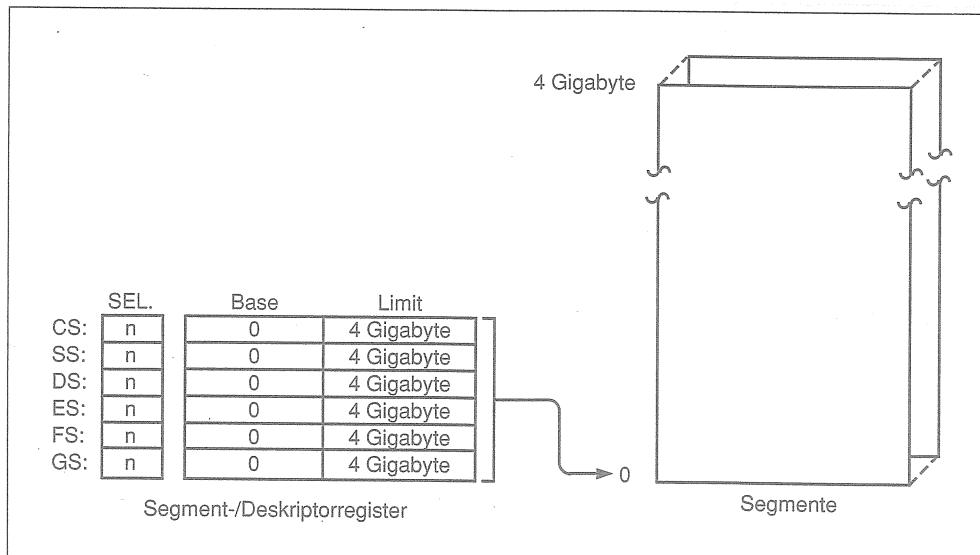
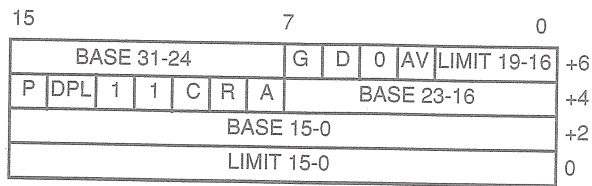


Bild 2.6: Der 4 Gigabyte große logische Adreßraum

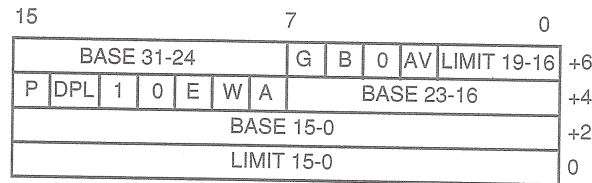
1



Erläuterung:

- G: Granularität
- D: voreingestellte Operandengröße
- 0: muß 0 sein
- AV: frei verfügbar für das Betriebssystem
- P: Present
- DPL: Deskriptor-Privilegstufe
- C: Conforming
- R: lesbar

a. Codesegmentdeskriptor



Erläuterung:

- G: Granularität
- B: Big
- 0: muß 0 sein
- AV: frei verfügbar für das Betriebssystem
- P: Present
- DPL: Deskriptor-Privilegstufe
- EI: Expansions-Richtung
- W: beschreibbar
- A: Accessed

b. Datensegmentdeskriptor

Bild 7.1: Code- und Datensegmentdeskriptoren

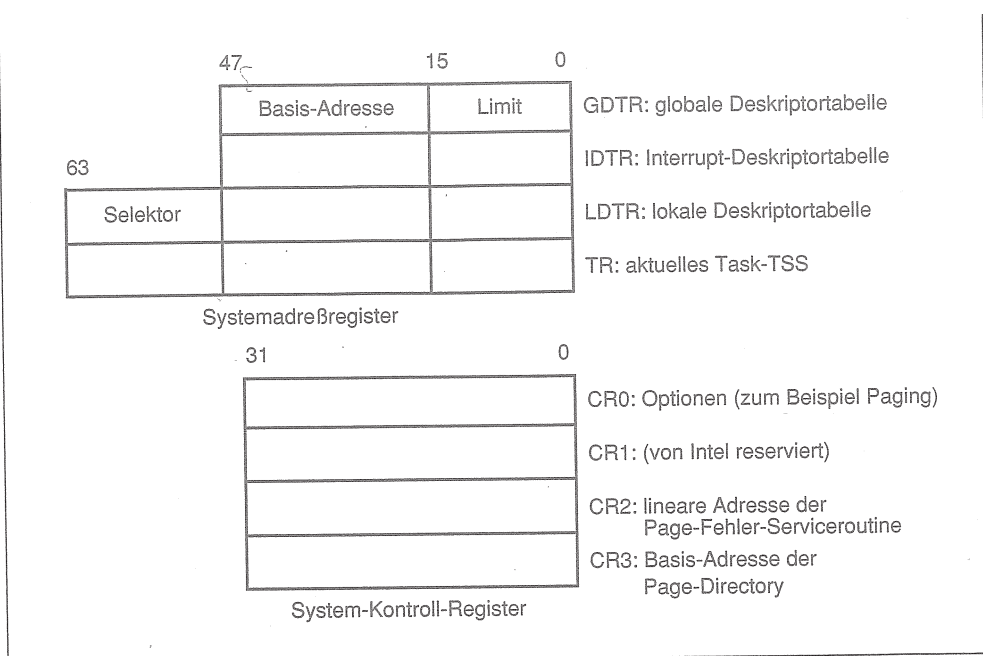


Bild 3.1: Systemregister

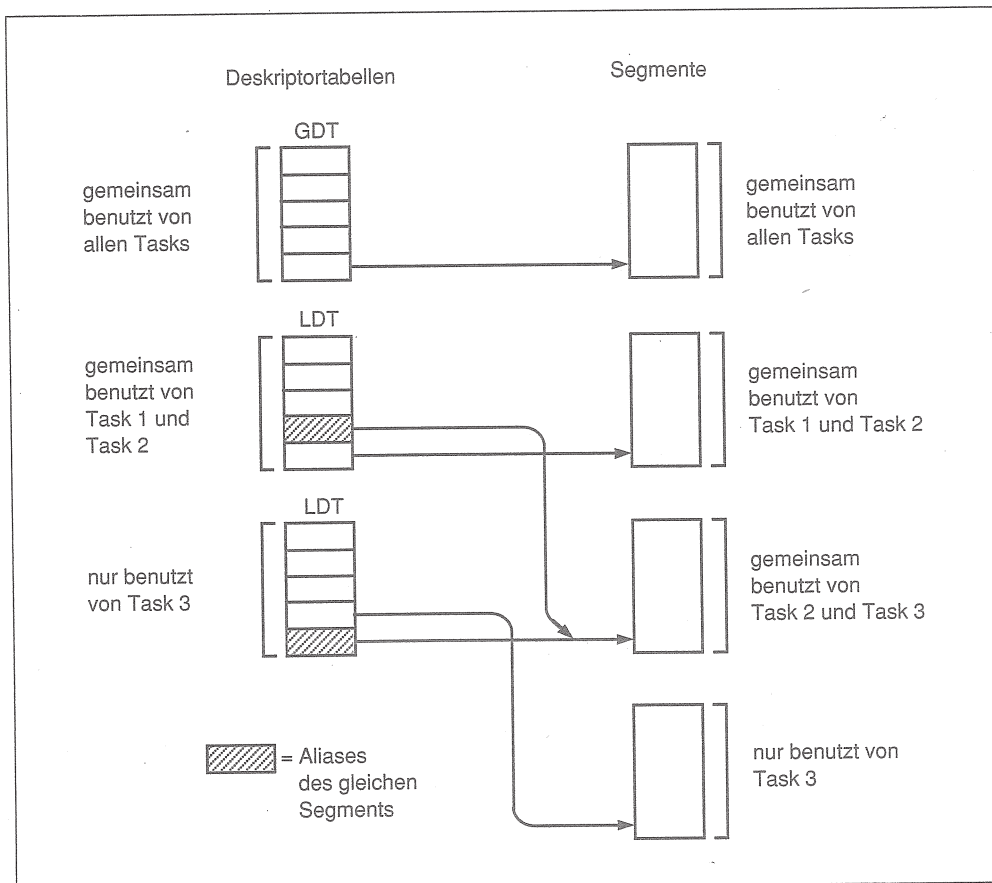


Bild 3.5: Gemeinsam benutzte Segmente

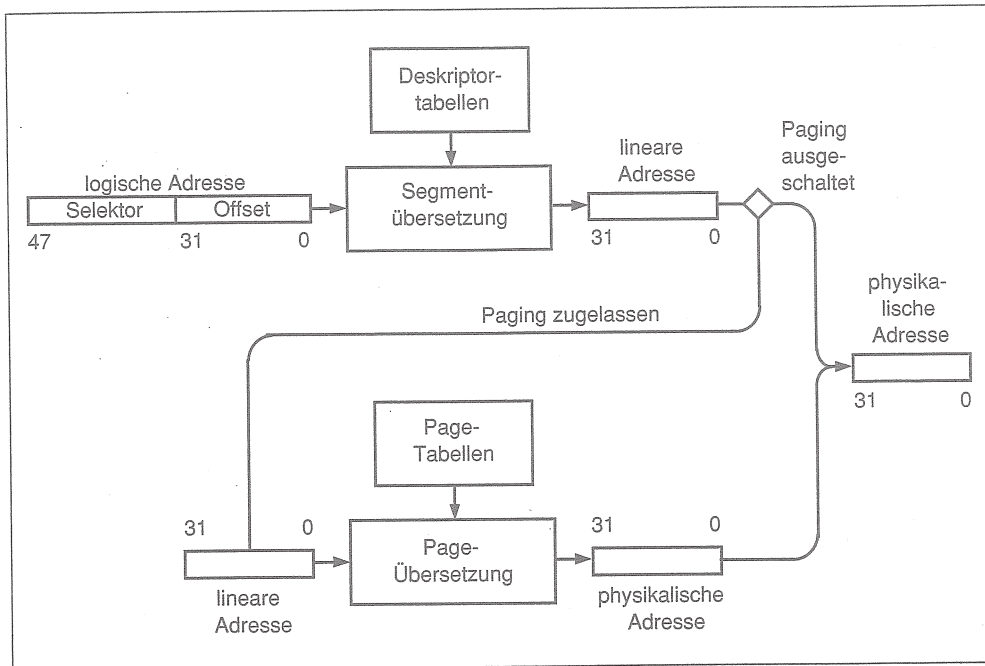


Bild 3.3: Bildung der physikalischen Adresse

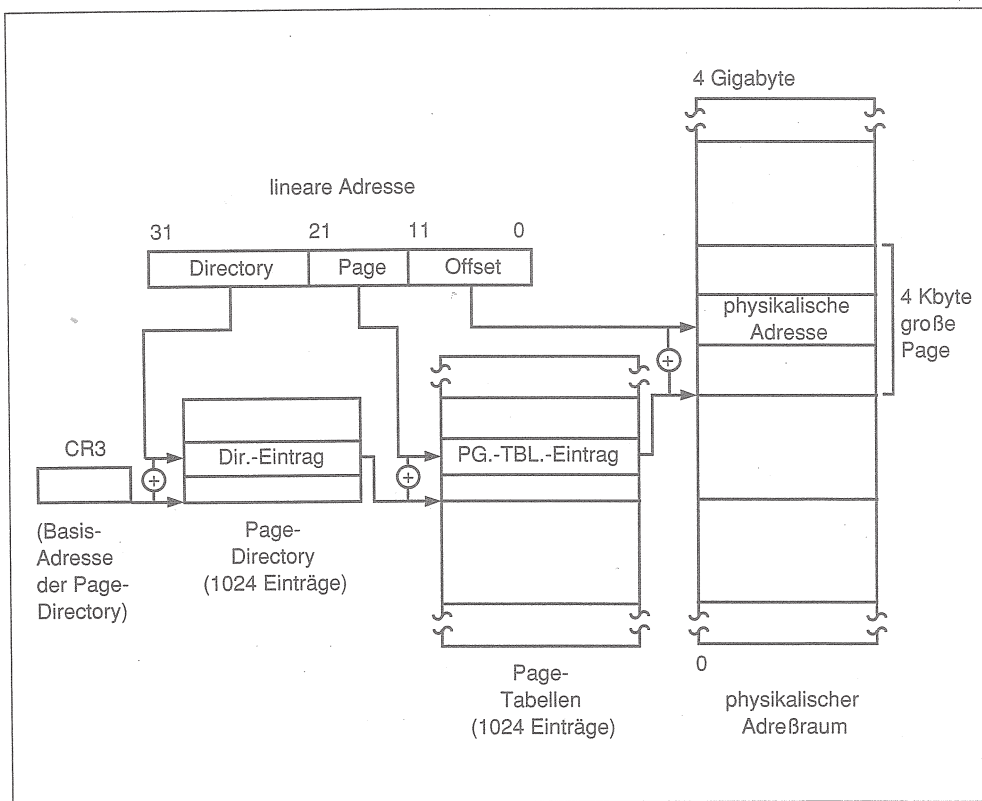


Bild 3.6: Übersetzung von linearen in physikalische Adressen

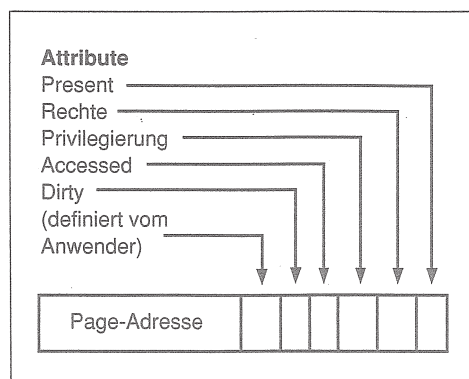


Bild 3.7: Allgemeine Einträge in Page-Tabellen

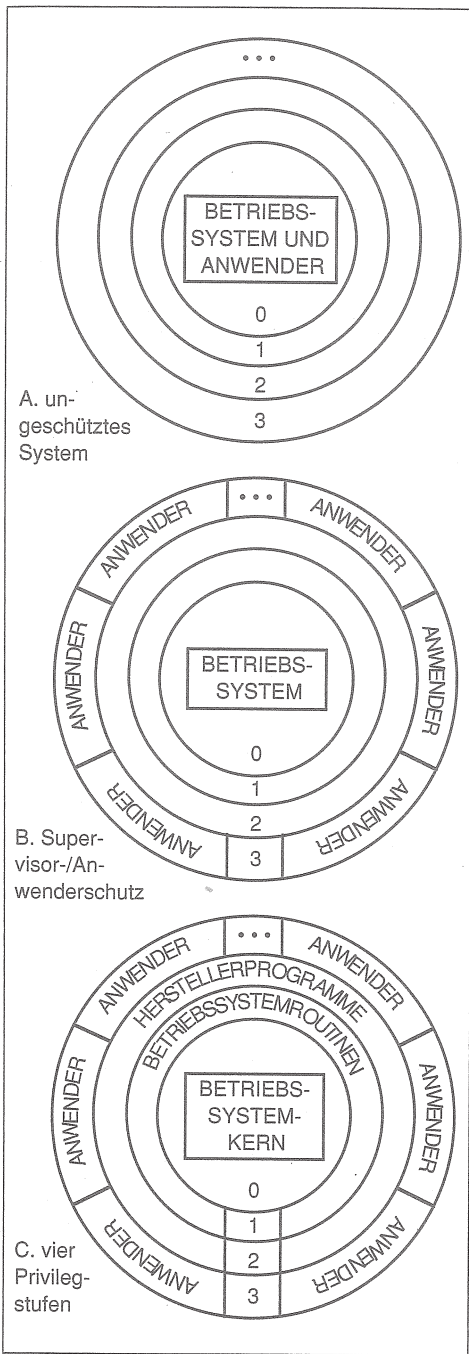


Bild 3.8: Gebrauch der Privilegierstufen

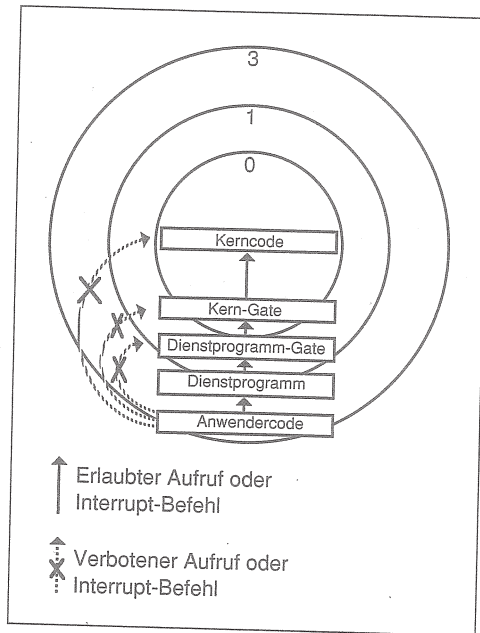


Bild 3.10: Gates als geschützte Einsprungadresse

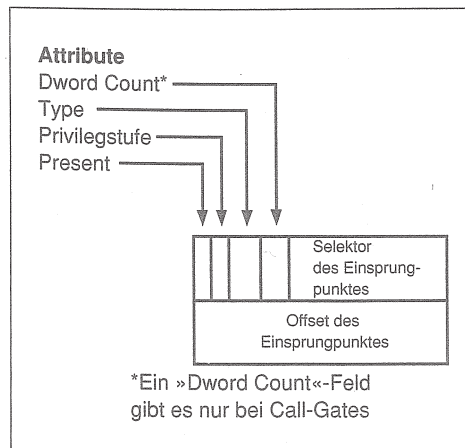


Bild 3.9: Allgemeine Gate-Felder

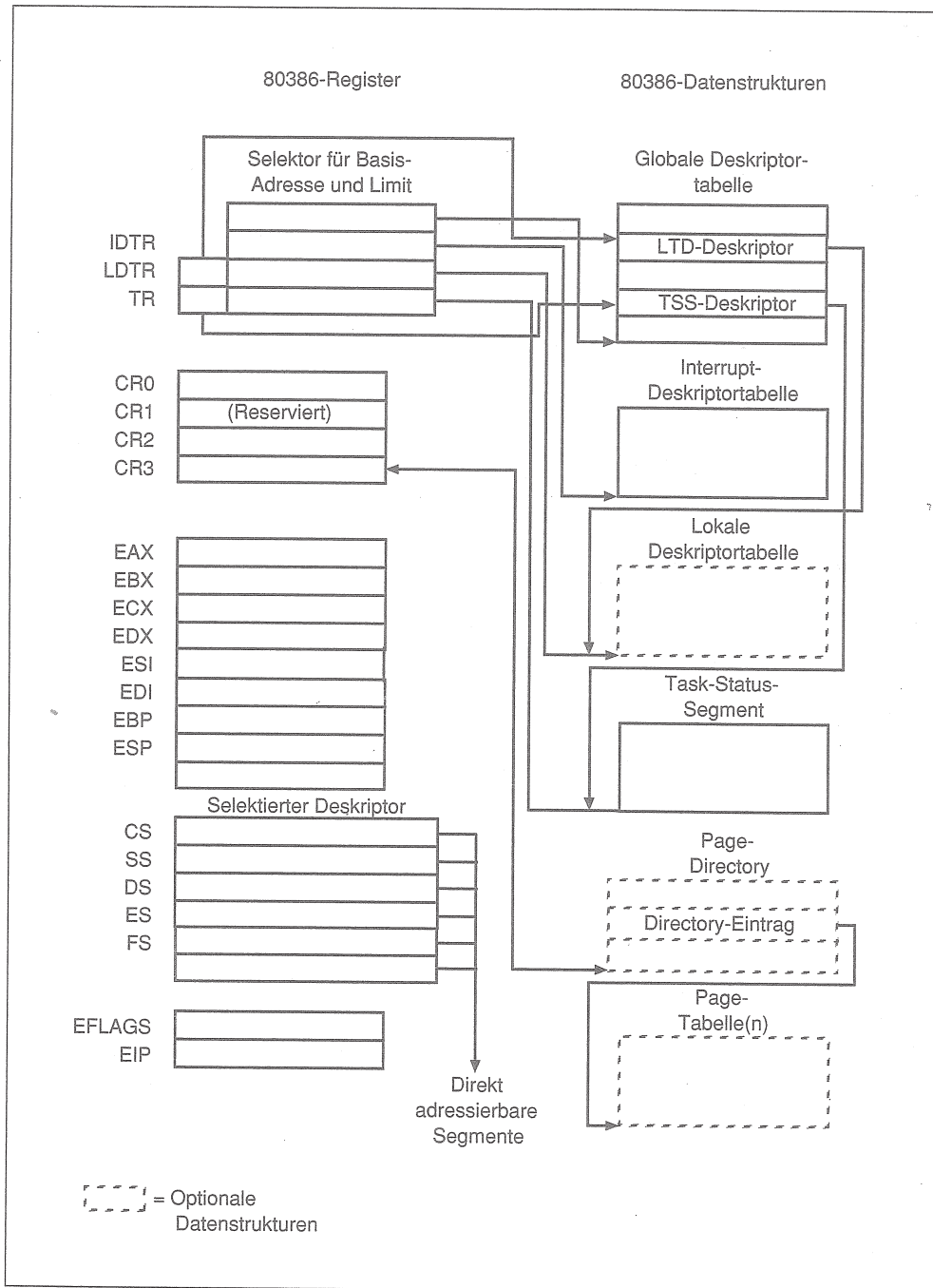


Bild 6.1: Ausführungsumgebung von Tasks

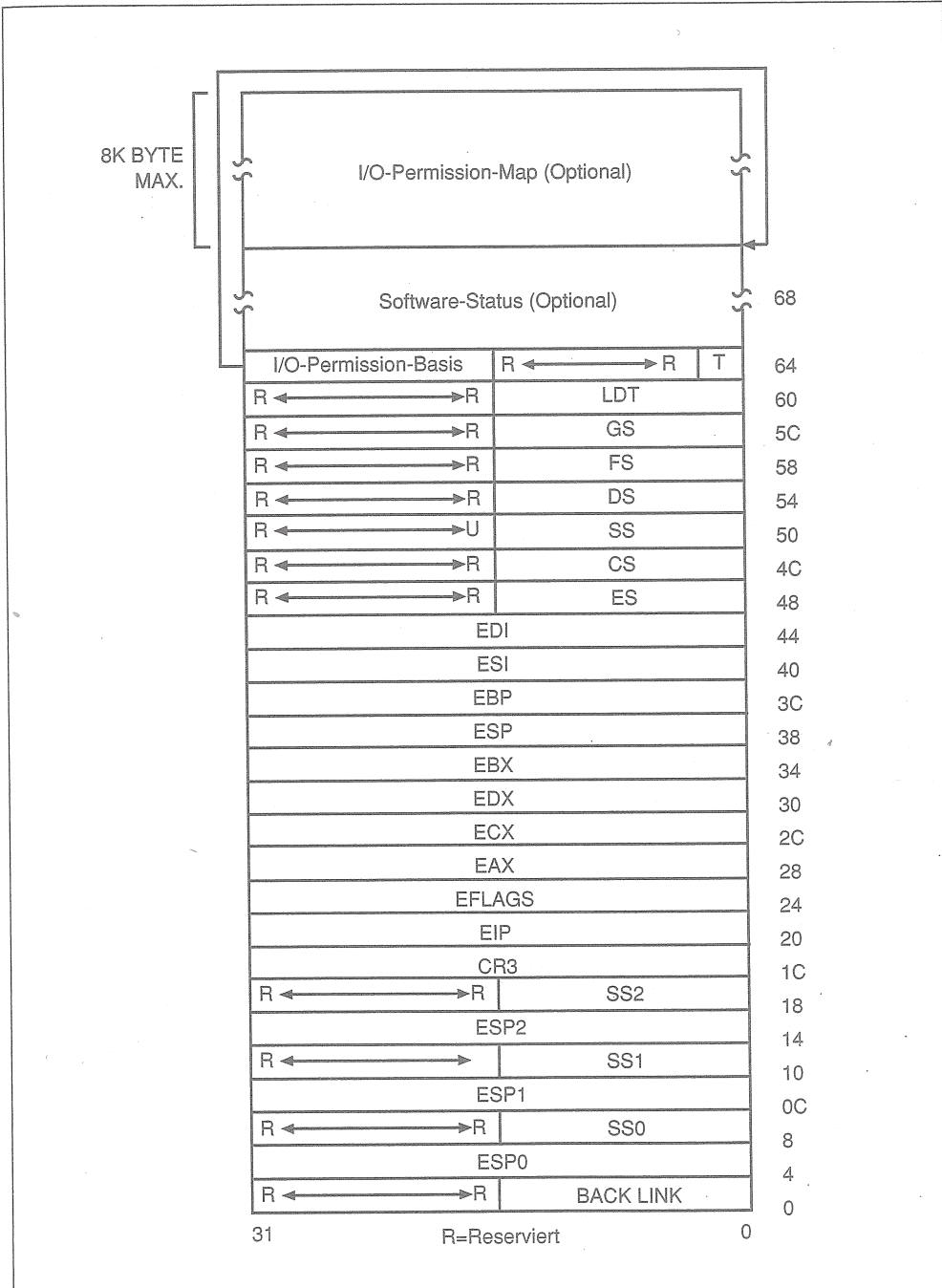


Bild 6.2: Task-Status-Segment

7